

Ejercicio 9d:

d) Siendo que por transferencia se transfieren 16b, cada transferencia lleva 5 ciclos de reloj y cada ciclo es de t_{ns} , res que $8B = 64b = 4 \times 16b \Rightarrow$ deben realizarse 4 transferencias y res que:

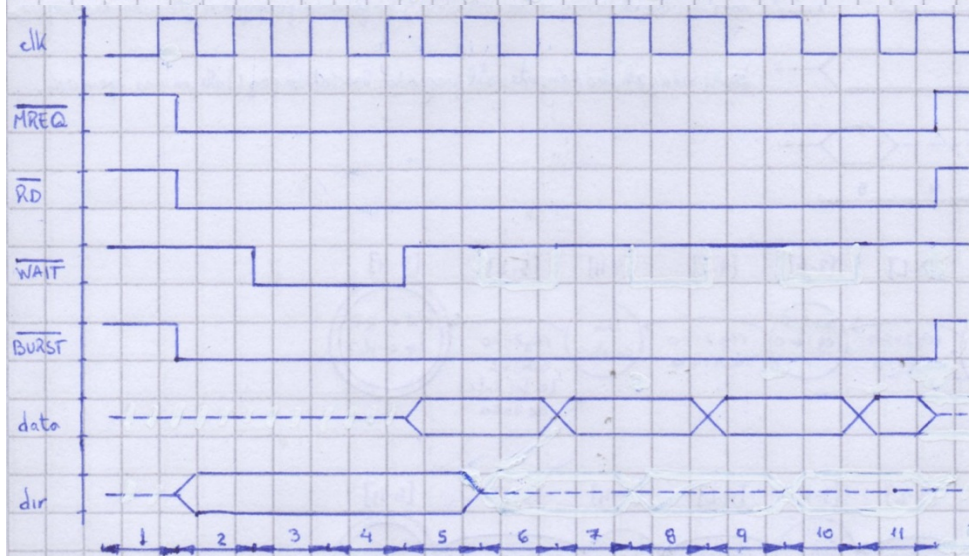
1 transferencia \longrightarrow 5 ciclos
 4 transferencias \longrightarrow $X = 5 \times 4 = 20$ ciclos

Y a su vez:

1 ciclo \longrightarrow t_{ns}
 20 ciclos \longrightarrow $X = 20 \times t_{ns}$

Ejercicio 9e:

e) Con el agregado de la línea \overline{BURST} cambiamos el protocolo haciendo que en el caso de que \overline{BURST} valga 0 (nulo), podemos hacer que los señales \overline{MREQ} y \overline{RD} se levanten una vez que se haya leída la cuarta palabra, y siendo que las palabras se cargan cada 2 ciclos, la señal \overline{WAIT} puede levantarse luego de la primera.



Otro, siendo que la transferencia tarda 11 ciclos en ejecutarse, y por la consigna cada ciclo es de t_{ns} , se infiere que una transferencia toma $11 \times t_{ns}$. Se debe tener en cuenta que los 4 palabras son consecutivos a la primera, por lo que basta con que la dirección de memoria se indique para la primera.